Japanese Patent Laid-Open No. 2002-26765

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2002-026765

(43)Date of publication of application: 25.01.2002

(51)Int.CI.

H04B 1/707 // H04L 7/00

(21)Application number: 2000-200254

(71)Applicant: TOSHIBA CORP

(22)Date of filing:

30.06.2000

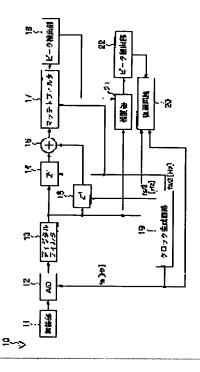
(72)Inventor: OGURA KOJI

(54) MOBILE RADIO TERMINAL

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a mobile radio terminal that can reduce circuit scale for path search, so as to enable stable search for paths.

SOLUTION: An analog/digital converter 12 applies 4-fold oversampling to a received signal by a radio section 11 via an antenna 10, by using a sampling clock with a frequency fs and re-sampling circuits 14, 15 respectively apply re-sampling to the sampling result, by using a sampling clock having and a frequency fs/2 having a different phase generated by a clock-generating circuit 19. An adder 16 sums the re-sampling results and provides an averaged sampling result to a matched filter 17. The matched filter 17 uses the sampling clock with a frequency fs/2, to apply correlation processing to the averaged sampling result, and a peak detection section 18 detects a path from this correlation processing result.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2002-26765 (P2002-26765A)

(43)公開日 平成14年1月25日(2002.1.25)

(51) Int.Cl.7

識別記号

FI

テーマコード(参考)

H04B 1/707 # H04L 7/00

H04L 7/00 H04J 13/00

C 5K022

D 5K047

審査請求 未請求 請求項の数1 OL (全 7 頁)

(21)出願番号

特願2000-200254(P2000-200254)

(22)出願日

平成12年6月30日(2000.6.30)

(71)出願人 000003078

株式会社東芝

東京都港区芝浦一丁目1番1号

(72)発明者 小倉 浩嗣

東京都日野市旭が丘3丁目1番地の1 株

式会社東芝日野工場内

(74)代理人 100058479

弁理士 鈴江 武彦 (外6名)

Fターム(参考) 5K022 EE01 EE33

5KO47 AAO3 AA16 BBO1 GG34 HH15

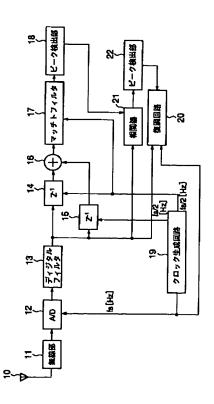
MM11 MM38

(54) 【発明の名称】 移動無線端末

(57) 【要約】

【課題】 パスサーチを行うための回路規模を縮小し、 安定的なパスサーチを行うことが可能な移動無線端末を 提供する。

【解決手段】 アンテナ10を通じて無線部11にて受信された受信信号を、A/D変換器12が周波数fsのサンプリングクロックで4倍オーバサンプリングし、このサンプリング結果を、クロック生成回路19にて生成され、位相が異なる周波数fs/2のサンプリングクロックを用いて、リサンプリング回路14,15でそれぞれリサンプリングする。そして、これらのリサンプリング結果を加算器16にて加算して平均化したサンプリング結果を加算器16にて加算して平均化したサンプリング結果に基づいて、マッチトフィルタ17が周波数fs/2のサンプリングクロックを用いて相関処理を施し、この処理結果から、ピーク検出部18がパス検出を行うようにしたものである。



【特許請求の範囲】

【請求項1】 CDMA (Code Division Multiple Access) 方式による無線通信を行う移動無線端末において、

受信した信号を周波数変換する受信手段と、

第1の周波数のサンプリング信号を用いて、前記受信手 段にて周波数変換した信号をオーバサンプリングするサ ンプリング手段と、

前記第1の周波数のサンプリング信号より低い第2の周波数のサンプリング信号を用いて、前記サンプリング手段にてオーバサンプリングした信号をリサンプリングする第1のリサンプリング手段と、

前記第2の周波数のサンプリング信号を用いて、前記サンプリング手段にてオーバサンプリングした信号に対して、前記第1のリサンプリング手段とは異なるタイミングでリサンプリングする第2のリサンプリング手段と、前記第1のリサンプリング手段にてリサンプリングした信号と前記第2のリサンプリング手段にてリサンプリングした信号を加算する加算手段と、

この加算手段の加算結果に対して、前記第2の周波数の サンプリング信号の周期で逆拡散処理を施す逆拡散手段 と、

この逆拡散手段の処理結果のピークレベルを監視して、 受信に適したパスを検出するパス検出手段とを具備する ことを特徴とする移動無線端末。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】この発明は、CDMA (Code Division Multiple Access) 方式を用いた移動通信システムの移動無線端末に関する。

[0002]

【従来の技術】図4を参照して、従来の移動無線端末におけるパスサーチについて説明する。アンテナ40を通じて受信された無線信号は、無線部41にて周波数変換され、そしてA/D変換器(A/D)42でサンプリングされる。なお、A/D変換器42は、クロック生成回路47にて生成された、周波数fsのサンプリングクロックを用いて上記サンプリングを行う。

【0003】ディジタルフィルタ43は、A/D変換器42のサンプリング結果の波形整形を行い、この整形結果をマッチトフィルタ44と復調回路46に出力する。マッチトフィルタ44は、ディジタルフィルタ43の出力に対して、上記サンプリングクロックを用いて相関処理を施し、この処理結果をピーク検出部45に出力する。

【0004】これに対して、ピーク検出部45は、マッチトフィルタ44の相関処理結果のピークを検出することにより、パス検出を行う。復調回路46は、ピーク検出部45にで検出されたパス情報に基づいて、ディジタルフィルタ43の出力に対して、逆拡散処理を施して、

復調を行う。

【0005】ここで、クロック生成回路47にて生成されるサンプリングクロックの周波数 f s と、CDMA方式の通信で用いられるチップ周波数 f c の関係について説明する。周知のように、上記サンプリングクロックの周波数 f s は、上記チップ周波数 f c よりも 2 倍以上高く設定する必要がある。

2

【0006】サンプリング定理によると、サンプリング 周波数fsは、チップ周波数fcの2倍以上の周波数が 10 必要となるが、CDMAでは複数のパスを同時に受信し ており、それぞれのパスの位相が異なるため、さらに高 いサンプリング周波数を用いるオーバサンプリングを行 う必要がある。図5は、無線部41の出力をA/D変換 器42がサンプリングする様子を示すものである。

【0007】マッチトフィルタ44は、通常、(同期用の拡散コードのコード長)×(オーバサンプリング数)のタップを持つFIRフィルタで構成される。したがって、図4に示したような構成では、A/D変換器42のサンプリング点を全てマッチトフィルタ44へ入力して 相関出力を得る構成となっているため、例えば、図5に示すように、チップ周波数fcの4倍のサンプリング周波数fsでサンプリングを行う場合には、マッチトフィルタ44は、拡散コード長の4倍のタップが必要となり、マッチトフィルタ44の回路規模を非常に大きくする必要がある。

【0008】さらに、検出パスの分解能をあげるためには、より高い周波数が要求されることもあり、その場合にはマッチトフィルタ44の回路規模がさらに増大してしまうという問題が生じる。

30 【0009】この問題に対して、従来は、マッチトフィルタ44の回路規模を削減するため、図6に示すような構成を採用することがあった。この構成では、ディジタルフィルタ43からの出力を、リサンプリング回路48がfs/2の周波数のサンプリングクロックを用いて間引きし、マッチトフィルタ44へ出力するようにしている。

【0010】マッチトフィルタ44は、リサンプリング回路48の出力に対して、上記fs/2の周波数のサンプリングクロックを用いて相関処理を施し、この処理結果をピーク検出部45だ、マッチトフィルタ44の相関処理結果からピークを検出してパス検出を行う。

【0011】相関器50は、ディジタルフィルタ43の出力に対して、ピーク検出部45が検出したパスの位相の周辺数サンプルの位相で、順次相関処理を施す。そして、この処理結果から、ピーク検出部51がピークを検出してパス検出を行い、この検出パスの情報に基づいて、復調回路46が復調を行う。

【0012】このような構成によれば、リサンプリング 回路48によりサンプリング点を間引いて用いるため、 マッチトフィルタ44のタップ数は少なくてすみ、回路 規模は縮小できるものの、間引いた後の位相点が最適点 とずれている場合には、パス検出性能が劣化する虞があ

【0013】間引いた後のサンプリング点が、例えば、 図5 に示すように、最適な位相にある場合には、符号 間の干渉は抑えられ、良好な性能のパスサーチ結果が得 られる。

【0014】しかし、間引いた後のサンプリング点が、 例えば図5 に示すように、十分なアイ開口度が得られ ない位相にある場合には、サンプリング点の信号レベル が期待したレベルとならず、なおかつ符号間の干渉も大 きいため、良好なサーチ結果が得られなくなる。

【0015】このように、間引いた後のサンプリング点 が、図5 と のどちらになるかは確率的にほぼ等し く、意図的に図5 のような間引きを行うのは困難なた め、結果として、安定的なパスサーチ結果を得ることが 困難となっていた。

[0016]

【発明が解決しようとする課題】従来の移動無線端末で は、安定的なパスサーチを行うには、パスサーチを行う ための回路規模が大きくなるという問題があった。この 発明は上記の問題を解決すべくなされたもので、パスサ ーチを行うための回路規模を縮小し、安定的なパスサー チを行うことが可能な移動無線端末を提供することを目 的とする。

[0017]

【課題を解決するための手段】上記の目的を達成するた めに、この発明は、CDMA (Code Division Multiple Access)方式による無線通信を行う移動無線端末にお いて、受信した信号を周波数変換する受信手段と、第1 の周波数のサンプリング信号を用いて、受信手段にて周 波数変換した信号をオーバサンプリングするサンプリン グ手段と、第1の周波数のサンプリング信号より低い第 2の周波数のサンプリング信号を用いて、サンプリング 手段にてオーバサンプリングした信号をリサンプリング する第1のリサンプリング手段と、第2の周波数のサン プリング信号を用いて、サンプリング手段にてサンプリ ングした信号に対して、第1のリサンプリング手段とは 異なるタイミングでリサンプリングする第2のリサンプ リング手段と、第1のリサンプリング手段にてリサンプ リングした信号と第2のリサンプリング手段にてリサン プリングした信号を加算する加算手段と、この加算手段 の加算結果に対して、第2の周波数のサンプリング信号 の周期で逆拡散処理を施す逆拡散手段と、この逆拡散手 段の処理結果のピークレベルを監視して、受信に適した パスを検出するパス検出手段とを具備して構成するよう にした。

【0018】上記構成の移動無線端末では、第1の周波

信号に対して、第1の周波数のサンプリング信号より低 い第2の周波数のサンプリング信号を用いて、2つの異 なるタイミングでリサンプリングを行い、これらのリサ ンプリング結果を加算する。そして、この加算結果に対 して、第2の周波数のサンプリング信号の周期で逆拡散 処理を施し、受信に適したパスを検出するようにしてい

4

【0019】このため、例えば一方のリサンプリング結 果が、仮に最悪なタイミングによるものとなっていて も、隣り合うサンプリング結果は相関を持つことによ 10 り、他方のリサンプリング結果では良好なレベルが得ら れ、このため、2つのリサンプリング結果の加算によ り、十分なパス判定を行うことができる。

【0020】したがって、上記構成の移動無線端末によ れば、リサンプリングにより逆拡散手段の回路規模を縮 小化でき、なおかつオーバサンプリングを行った場合と 同程度の安定的なパスサーチを行うことができる。

[0021]

【発明の実施の形態】以下、図面を参照して、この発明 20 の一実施形態について説明する。図1は、この発明の一 実施形態に係わる移動無線端末のパス検出に関わる構成 を主として示すものである。

【0022】アンテナ10を通じて受信された無線信号 は、無線部11にて周波数変換され、そしてA/D変換 器(A/D) 12でサンプリングされる。なお、A/D 変換器12は、クロック生成回路19にて生成された、 周波数 f s のサンプリングクロックを用いて上記サンプ リングを行う。

【0023】ディジタルフィルタ13は、A/D変換器 12のサンプリング結果の波形整形を行い、この整形結 果をリサンプリング回路14とリサンプリング回路15 に出力する。

【0024】リサンプリング回路14とリサンプリング 回路15は、それぞれクロック生成回路19にて生成さ れた、周波数 f s / 2 [H z] のサンプリングクロック を用いて、ディジタルフィルタ13出力をリサンプリン グして、間引きを行う。

【0025】なお、リサンプリング回路14に入力され るサンプリングクロックと、リサンプリング回路15に 40 入力されるサンプリングクロックは、互いに 2/fs [sec] だけ位相がずれている。

【0026】リサンプリング回路14の出力とリサンプ リング回路15の出力は、加算器16にて加算されて平 均化され、マッチトフィルタ17に出力される。マッチ トフィルタ17は、加算器16の出力に対して、上記リ サンプリング回路14で用いたサンプリングクロック (周波数 f s / 2 [H z]) を用いて相関処理を施し、 この処理結果をピーク検出部18に出力する。

【0027】これに対して、ピーク検出部18は、マッ 数のサンプリング信号を用いてオーバサンプリングした 50 チトフィルタ17の相関処理結果のピークを検出するこ

とにより、パス位相などのパス検出を行う。相関器21 は、ディジタルフィルタ13の出力に対して、ピーク検 出部18が検出したパスの位相の周辺数サンプルの位相 で、順次相関処理を施す。そして、この処理結果から、 ピーク検出部22がピークを検出してパス検出を行う。

【0028】復調回路20は、ピーク検出部22にて検出されたパス情報に基づいて、ディジタルフィルタ13の出力に対して、クロック生成回路19にて生成された周波数fs[Hz]のサンプリングクロックを用いて逆拡散処理を施して、復調を行う。

【0029】次に、上記構成の移動無線端末のパス検出動作について説明する。図2は、無線部11の出力信号波形と、A/D変換器12による4倍オーバサンプリングのタイミング、リサンプリング回路14,15による各サンプリングのタイミングの関係を示すものである。

【0030】無線部11の出力信号は、A/D変換器12によって図2 に示すタイミングでサンプリングされる。このサンプリング結果は、ディジタルフィルタ13にて波形整形される。

【0031】そして、ディジタルフィルタ13出力のうち、図2 に示すような偶数タイミングでサンプリングされたものが、リサンプリング回路14によりリサンプリングされ、加算器16に出力される。

【0032】また、ディジタルフィルタ13出力のうち、図2 に示すような奇数タイミングでサンプリングされたものが、リサンプリング回路15によりリサンプリングされ、加算器16に出力される。そして、加算器16は、リサンプリング回路14の出力とリサンプリング回路15の出力を加算して平均化し、マッチトフィルタ17に出力する。

【0033】加算器16の平均化出力は、マッチトフィルタ17において、周波数fs/2[Hz]のサンプリングクロック毎に相関処理が施され、ピーク検出部18に出力される。

【0034】これに対して、ピーク検出部18では、マッチトフィルタ17の相関処理結果のピークを検出することによりパス検出が行われ、この検出パスを相関器21に通知する。

【0035】相関器21は、ディジタルフィルタ13の出力に対して、ピーク検出部18より通知される検出パスの位相の周辺数サンプルの位相で、順次相関処理を施す。そして、この処理結果から、ピーク検出部22がピークを検出してパス検出を行い、この検出パスの情報に基づいて、復調回路46が復調を行う。

【0036】以上のように、上記構成の移動無線端末では、受信信号を周波数 f s のサンプリングクロックで4倍オーバサンプリングした後、このサンプリング結果を位相が異なる周波数 f s / 2 のサンプリングクロックでそれぞれリサンプリングする。そして、これらのリサンプリング結果を平均化したサンプリング結果に基づい

て、パス検出を行うようにしている。

【0037】このため、例えば一方のリサンプリング結果が、仮に最悪なタイミングによるものとなっていても、周波数fsが2×fcの場合には、隣り合うサンプリング結果は相関を持つことにより、他方のリサンプリング結果は良好なタイミングとなり、このため、2つのリサンプリング結果の平均化により、十分なパス判定を行うことができる。

6

【0038】したがって、上記構成の移動無線端末によれば、マッチトフィルタ17のタップ数は、従来の構成で4倍オーバサンプリングを行う場合に比べ1/2のタップ数で構成でき、回路規模を縮小化でき、なおかつ4倍オーバサンプリングを行った場合と同程度の安定的なパスサーチを行うことができる。

【0039】尚、この発明は上記実施の形態に限定されるものではない。例えば、コード同定や群同定を必要とするCDMA方式の移動無線端末に適用することもできる。この場合には、例えば図3に示すように構成できる

20 【0040】この図に示す構成では、ピーク検出部18が、マッチトフィルタ17の相関処理結果のピークを検出することによりパス検出を行い、この検出パスを群同定回路(あるいはコード同定回路)23に通知する。

【0041】群同定回路23は、加算器16の平均化出力に対して、ピーク検出部18の検出パスの位相に基づく群同定処理(あるいはコード同定処理)を施して、この処理によって得た同期情報を相関器21に通知する。

【0042】相関器21は、ディジタルフィルタ13の 出力に対して、群同定回路23より通知される同期情報 30 の位相の周辺数サンプルの位相で、順次相関処理を施 す。そして、この処理結果から、ピーク検出部22がピ ークを検出してパス検出を行い、この検出パスの情報に 基づいて、復調回路46が復調を行う。

【0043】このように群同定やコード同定を行う構成にも適用可能であり、同様の効果を奏することはいうまでもない。その他、この発明の要旨を逸脱しない範囲で種々の変形を施しても同様に実施可能であることはいうまでもない。

[0044]

の 【発明の効果】以上述べたように、この発明では、第1 の周波数のサンプリング信号を用いてオーバサンプリン グした信号に対して、第1の周波数のサンプリング信号 より低い第2の周波数のサンプリング信号を用いて、2 つの異なるタイミングでリサンプリングを行い、これら のリサンプリング結果を加算する。そして、この加算結 果に対して、第2の周波数のサンプリング信号の周期で 逆拡散処理を施し、受信に適したパスを検出するように している。

【0045】このため、例えば一方のリサンプリング結 50 果が、仮に最悪なタイミングによるものとなっていて 7

も、隣り合うサンプリング結果は相関を持つことにより、他方のリサンプリング結果では良好なレベルが得られ、このため、2つのリサンプリング結果の加算によ

り、十分なパス判定を行うことができる。

【0046】したがって、この発明によれば、リサンプリングにより逆拡散手段の回路規模を縮小化でき、なおかつオーバサンプリングを行った場合と同程度の安定的なパスサーチを行うことが可能な移動無線端末を提供できる。

【図面の簡単な説明】

【図1】この発明に係わる移動無線端末のパス検出に関わる構成の一実施形態を示す回路ブロック図。

【図2】図1に示した移動無線端末のパス検出動作を説明するための図。

【図3】コード同定や群同定を行う移動無線端末に、本 発明を適用した場合の構成例を示す図。

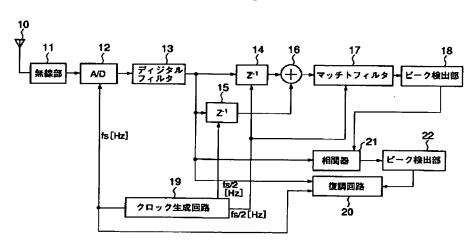
【図4】従来の移動無線端末のパス検出に関わる構成を 示す回路ブロック図。 【図5】従来の移動無線端末のパス検出に関わる問題を 説明するための図。

【図6】従来の移動無線端末のパス検出に関わる構成を 示す回路ブロック図。

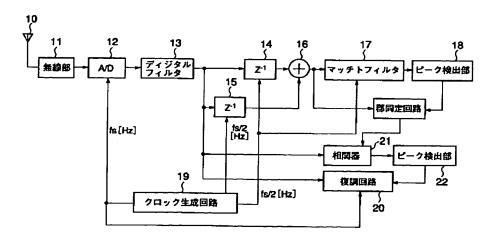
【符号の説明】

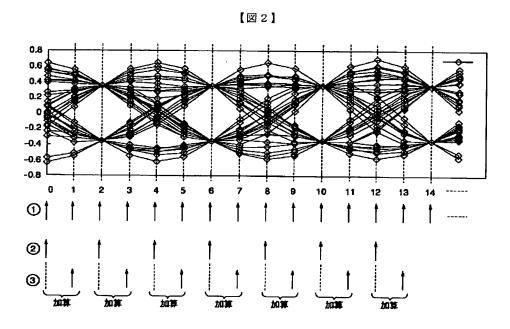
- 10…アンテナ
- 11…無線部
- 12…A/D変換器(A/D)
- 13…ディジタルフィルタ
- 10 14, 15…リサンプリング回路
 - 16…加算器
 - 17…マッチトフィルタ
 - 18…ピーク検出部
 - 19…クロック生成回路
 - 20…復調回路
 - 21…相関器
 - 22…ピーク検出部
 - 23…群同定回路

【図1】

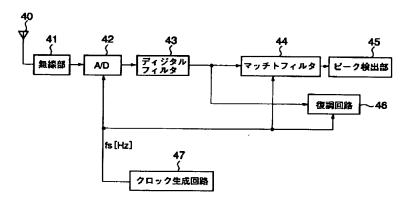


【図3】

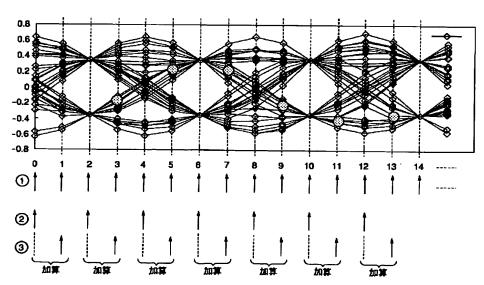




【図4】



【図5】



【図6】

